كل أعلام الحالة عدا OF	سيتم شرحها لاحقاً	DAS	تصحيح ناتج طرح عددين بشيفرة BCD	DAS
AF, CF	سيتم شرحها لاحقاً	AAS	تصحيح ناتج جمع عددين بشيفرة الآسكي	AAS

ملاحظة: إن المتحولات المستخدمة من أجل تعليميتي الطرح SUB, SBB هي نفسها المتحولات المسموحة من أجل تعليميتي الجمع ADD,ADC أما بالنسبة إلى المتحولات المستخدمة من أجل تعليمة DEC فهي نفسها المتحولات المسموحة من أجل تعليمة INC و بالنسبة لتعليمة NEG فالمتحولات المسموحة هي Reg, Reg16, Mem, Mem16 .

مثال: بفرض أن SI = 0018h و DS = 2F00h و العنوان الفيزيائي المتولد عنهما هو 2F018h و بفرض كانت محتويات الحجرة التي يشير إليها العنوان الفيزيائي [2F018] = 0400h ، ما هو ناتج تنفيذ التعليمة SUB [SI],03F8h .

الحل:

تقوم هذه التعليمة بطرح محتويات متحول المصدر (متحول فوري هنا) من محتويات متحول الهدف (محتويات حجرة ذاكرة هنا) حيث أن تعليمة الطرح تتم بإيجاد **المتمم الثنائي** لمتحول المصدر و من ثم جمعه مع متحول الهدف.

Destination = 0400h = 0000 0100 0000 0000 b
Source = 03F8h = 1111 1100 0000 1000 b +
1 0000 0000 0000 1000 b

تذكرة بالمتمم الثنائي (و الذي يشار إليه بوضع خطين فوق العدد الذي نريد إيجاد المتمم الثنائي له) :
إذا أردت الحصول على المتمم الثنائي للعدد 03F8h فاعمل ما يلي:
1) تحويل هذا العدد إلى النظام الثنائي فيصبح 0000 0011 1111 1000
2) أقلب الأصفار واحدات و الواحدات أصفاراً فينتج 1111 1100 0000 0111
3) أضف واحد إلى الرقم الناتج فتحصل على المتمم الثنائي 1111 1100 0000 1000 = 03F8h –

لاحظ أن : PF = 0 لأن عدد الواحدات فردي في البايت الأول من الناتج .

AF =1 لأنه لا يوجد معنا حمل (انزياح) عند الانتقال من الخانة الثالثة إلى الخانة الرابعة (عكس حالة الجمع).

ZF = 0 لأن النتيجة ليست صفرية.

SF = 0 و هي قيمة آخر خانة من الناتج MSB.

CF = 0 لأن هناك انزياح خارجي (عكس حالة الجمع).

OF = 0 لحصول انزياح داخلي و انزياح خارجي بآن واحد.

تعليمة DAS

تستخدم هذه التعليمة لتصحيح ناتج طرح عددين بشيفرة BCD حيث يكمن ناتج طرح هذين العددين في المسجل AL و قاعدة التصحيح هي :

1) if Bit3 Bit2 Bit1 Bit0 of AL > 9 or AF = 1